



2017年4月28日

**アナログ・デバイセズ、28nmCMOS 高速 A/D コンバータ AD9208 を発表
～次世代の広帯域ソフトウェア・デファインドシステムを実現し、
新たな性能基準を確立～**

アナログ・デバイセズ株式会社

[アナログ・デバイセズ社](#) (NASDAQ : ADI) は本日、高速 A/D コンバータの新製品 [AD9208](#) を発表しました。ギガヘルツ帯域アプリケーション向けに設計されたこの A/D コンバータは、4G/5G マルチバンド無線通信基地局に求められる優れたスペクトル効率を発揮します。また、マルチ規格の検査装置の実行時間の削減に貢献するとともに、航空宇宙/防衛用電子機器の検出範囲や感度を向上させます。28nm CMOS 技術により、業界トップの帯域幅とダイナミック・レンジを提供し、最多のシグナル・バンドをカバーします。また、ダイバーシティ無線や I/Q 復調システム向けに低ノイズ・スペクトル密度を備え、同種ソリューションと比較した場合に消費電力も半分に抑えます。

デュアル 14 ビットの AD9208 は業界標準のインターフェースを備えた小型パッケージに収納され、広い入力帯域、高サンプリング・レート、優れたリニアリティ、低消費電力などの特性を要求されるアプリケーション向けに最適化されています。AD9208 を利用することで、製品設計時のプロセッサ・プラットフォームの選択や、ADI の広帯域 RF データ・アキュイジション技術を用いた信号処理パーティショニングを柔軟に行えるようになります。最大 3.0 GSPS のサンプリング速度により、ダイレクト RF 信号処理アーキテクチャを容易にし、高いオーバーサンプリングを実現します。フロント・エンド・フィルタリングをシンプルにできるため、レシーバ設計の複雑化を回避し、システム全体のコストを削減します。また、6 GHz 超の広帯域信号をダイレクト RF サンプリングできるようになり、柔軟性を向上させるとともに、ミキサ一段を不要にします。さらに、内部クロック分周器とオプションの RF クロック出力がシステム設計をより簡略化します。なお、本 AD9208 A/D コンバータは、本日同時に発表した 28nm D/A コンバータ AD9172 と補完関係にある製品です。

AD9208 の特長

- 幅広いフルパワー帯域により、最大 9GHz (-3dB ポイント) シグナルの IF サンプリングをサポート
- チャンネル・イコライゼーションや直交エラー・コレクション用に構成可能な、最大 96 タップのプログラマブル有限インパルス応答 (FIR) フィルタ・ブロック
- 4つの統合型広帯域デシメーション・フィルタと、48ビット数値制御発振器 (NCO) ブロックにより、マルチバンド・レシーバをサポート
- GPIO ピンが実現する位相コヒーレントの高速 NCO スイッチング
- JESD204B (サブクラス 1) コーディング・シリアル・デジタル出力：最大 16 Gbps/レーンのレーン・レートをサポート
- オンチップ温度ダイオードによりシステム全体の温度管理を向上

最適なアプリケーション

- ダイバーシティ・マルチバンド、マルチモード・デジタル・レシーバ
- 3G/4G、TD-SCDMA, W-CDMA, GSM, LTE, LTE-A
- 電子試験/計測システム
- フェーズドアレイレーダー
- DOCSIS 3.0 CMTS アップストリーム・レシーブ・パス
- HFC デジタル・リバース・パス・レシーバ

価格と提供時期

下記表中の価格は米国での価格です。

製品	量産出荷	1,000 個 受注時の単価	パッケージ
AD9208	出荷中	1,326.00 ドル	12 mm x 12 mm 196 ピン BGA

【関連資料】

- AD9208 の製品概要、データシートのダウンロード、サンプル、評価用ボード等の詳細はこちらよりご参照ください。スペックの詳細、ブロック図、メモリマップ、概寸、技術資料・データ等はデータシート (英文) に記載されています。 <http://www.analog.com/jp/ad9208>

##

アナログ・デバイセズについて

アナログ・デバイセズは 1965 年の創業以来、高性能アナログで世界をリードし、さまざまな技術的課題を解決してきました。世界にインパクトを与えるイノベーションを実現するために、私たちは最先端のセンシング、計測、パワーマネジメント、通信、信号処理技術で、アナログとデジタル

との懸け橋となり、世界の動きをありのままに描き出します。

想像を超える可能性を—アナログ・デバイセズ <http://www.analog.com/jp>

アナログ・デバイセズの公式 Twitter (日本版) [@AnalogDevicesJP](https://twitter.com/AnalogDevicesJP)

■本リリースに関する報道関係者からのお問い合わせ先■

アナログ・デバイセズ株式会社 広報・宣伝部

電話 03-5402-8270 marcom.japan@analog.com

または

株式会社プラップジャパン 担当：谷本、宮原

電話 03-4580-9109 analogdevices.pr@ml.prap.co.jp